

熊本高等専門学校		開講年度	令和05年度 (2023年度)	授業科目	電子通信工学基礎
科目基礎情報					
科目番号	TE2102		科目区分	専門 / 必修	
授業形態	実験・実習		単位の種別と単位数	履修単位: 2	
開設学科	情報通信エレクトロニクス工学科		対象学年	1	
開設期	通年		週時間数	2	
教科書/教材	プリント使用 (作りながら学ぶ電子回路の設計)				
担当教員	大田 一郎				
到達目標					
1. 電子部品の名称と外形を知っており、その部品の役割を理解できる。 2. 電子回路の動作概要を知っており、回路の素子の値を設計できる。 3. 電子回路図の書き方を理解して、電子回路を実装できる。					
ルーブリック					
	理想的な到達レベルの目安	標準的な到達レベルの目安	未到達レベルの目安		
電子回路に関する知識	電子部品の名称と外形を理解でき、電子回路図を全て作製できる。	電子部品の名称と外形を理解でき、電子回路図を作製できる。	電子部品の名称と外形を理解できず、電子回路図を作製できない。		
基本的な電子回路の設計	基本的な電子回路の概要を全て説明でき、回路を全て設計できる。	基本的な電子回路の概要を説明でき、回路を設計できる。	基本的な電子回路の概要を説明できず、回路を設計できない。		
応用的な電子回路の設計	応用的な電子回路の概要を全て説明でき、回路を全て設計できる。	応用的な電子回路の概要を説明でき、回路を設計できる。	応用的な電子回路の概要を説明できず、回路を設計できない。		
学科の到達目標項目との関係					
教育方法等					
概要	電子部品の役割を知り、電子回路の動作概要を理解するとともに、電子回路の基本的な設計方法について学ぶ。さらに、回路図などをコンピュータで作製する方法について学ぶ。				
授業の進め方・方法	座学による電子回路の概要の説明と、実践的に回路を作製する演習を行う。また、回路設計のための手順を解説し、それぞれの学生が自ら回路を設計する課題を取り入れる。さらに、電子回路の設計に必要な回路図の書き方についても実践しながら学ぶ。				
注意点	90分の授業に対して放課後・家庭で90分程度の自学自習が求められます。年間総合評価が60点に満たない場合は、再提出したレポートや再評価試験にて評価します。再評価でも60点に満たない場合は単位を認定できません。				
授業の属性・履修上の区分					
<input type="checkbox"/> アクティブラーニング		<input type="checkbox"/> ICT 利用		<input type="checkbox"/> 遠隔授業対応	
<input type="checkbox"/> 実務経験のある教員による授業					
授業計画					
		週	授業内容	週ごとの到達目標	
前期	1stQ	1週	電子部品の概要	電子回路を構成する電子部品の名称と外形を理解できる。	
		2週	回路図作成(1)	回路図記号の書き方を理解できる。	
		3週	基本的な電子回路の設計(1)	ブレッドボード・豆電球・ブザーを用いた回路を設計できる。	
		4週	基本的な電子回路の設計(2)	自己点滅LED・イルミネーションLED・メロディICを用いた回路を設計できる。	
		5週	通信工学(1)	通信工学の基礎を理解できる。	
		6週	通信工学(2)	通信工学の基礎を理解できる。	
		7週	基本的な電子回路の設計(3)	LED・抵抗・スイッチを用いた回路を設計できる。	
		8週	中間試験		
	2ndQ	9週	実技試験(1)	与えられた条件の下で電気回路を設計し実装できる。	
		10週	通信工学(1)	通信工学の基礎を理解できる。	
		11週	通信工学(2)	通信工学の基礎を理解できる。	
		12週	基本的な電子回路の設計(4)	LED・可変抵抗を用いた回路を設計できる。	
		13週	基本的な電子回路の設計(5)	デジタルセンサ・アナログセンサを用いた回路を設計できる。	
		14週	基本的な電子回路の設計(6)	サイリスタ・コンデンサを用いた回路を設計できる。	
		15週	前期定期試験		
		16週	実技試験(2)	与えられた条件の下で電気回路を設計し実装できる。	
後期	3rdQ	1週	回路図作成(2)	回路図の書き方を理解できる。	
		2週	回路図作成(3)	コンピュータを用いて回路図を作製できる。	
		3週	応用的な電子回路の設計(1)	リレー・フォトトランジスタを応用した回路を設計できる。	
		4週	応用的な電子回路の設計(2)	トランジスタのスイッチング・分圧回路を応用した回路を設計できる。	
		5週	応用的な電子回路の設計(3)	パルス発振回路・タイマ回路を応用した回路を設計できる。	
		6週	応用的な電子回路の設計(4)	非安定マルチバイブレータ・弛張発振回路を応用した回路を設計できる。	
		7週	応用的な電子回路の設計(5)	リング発振回路を応用した回路を設計できる。	
		8週	中間試験		
	4thQ	9週	実技試験(3)	与えられた条件の下で電気回路を設計し実装できる。	

	10週	応用的な電子回路の設計(6)	タイマICを応用した回路を設計できる.
	11週	応用的な電子回路の設計(7)	任意周波数発振回路を応用した回路を設計できる.
	12週	応用的な電子回路の設計(8)	増幅回路を応用した回路を設計できる.
	13週	電子回路設計(1)	電子回路を組み合わせた新しい回路を設計する.
	14週	電子回路設計(2)	電子回路を組み合わせた新しい回路を実装する.
	15週	後期定期試験	
	16週	実技試験(4)	与えられた条件の下で電気回路を設計し実装できる.

評価割合

	筆記試験	実技試験	課題	合計
総合評価割合	60	20	20	100
基礎的能力	40	10	10	60
専門的能力	20	10	10	40